



Acreditada por la ANECA, soy profesora titular del Departamento de Arquitectura de Computadoras y Automática de la Universidad Complutense de Madrid (UCM) desde el 2010. Entré como ayudante en dicha Universidad en enero del 2002, año en que terminé mi doctorado en Informática en marzo de 2002 en la Universidad de Rennes-I y en el INRIA-Rocquencourt (Francia). Realicé mi tesis bajo la dirección de Valerie Issarny sobre métodos de gestión de memoria para sistemas Java de tiempo real. En 2005 obtuve el reconocimiento de dicho título en España, mediante convalidación de este y tras recibir la correspondiente acreditación por la ANECA en 2006 obtuve plaza de Profesor Contratado Doctor.

Compaginé mi primer trabajo como Analista Funcional en IBERIA L.A.E. con la realización del proyecto fin de carrera. En 1989 obtuve el título de Diplomada en Informática y ocupé una plaza de TEU en la Universidad Politécnica de Madrid (UPM), los 3 primeros años como interina; compaginé la docencia en la Escuela con los estudios de Licenciatura. El año 98 que inicié el doctorado en el INRIA-IRISA de Rennes, donde pasé 8 meses y partí a París (INRIA-Rocquencourt) donde lo finalicé. Además, he cursado el 70% de los créditos del Máster de Diseño en la Facultad de Bellas Artes de la UCM con una nota media de 7,5 sobre 10.

Autora de más de 20 publicaciones y coautora en otra veintena; todas en prestigiosas revistas y conferencias internacionales como The Real-Time Systems Journal, IEEE Transactions on Embedded Computer systems, Journal on Concurrency and Computation: Practice and Experience, ACM Real Time and Embedded Technology, IEEE International Symposium on Object-Oriented Real-Time Distributed Computing (véase http://dblp.uni-trier.de/pers/hd/h/Higuera=Toledano:M=_Teresa). Algunas de estas publicaciones han inspirado patentes internacionales soportadas por importantes compañías como IBM, Oracle, Amazon. He participado en la realización de un patente internacional que soporta Texas Instruments. Además, soy coautora de un libro para docencia Universitaria con la editorial Rama. He participado como

He editado dos libros con la editorial Spriger y varios números especiales en prestigiosas revistas, como "ACM Transactions on Embedded Computer Systems" y "Journal on Concurrency and Computation": Practic & Experience". Estoy como revisora en varias revistas de prestigio, como, IEEE Transactions on Computers, IEEE Micro, IBM Systems Journal, IEEE Transactions on Parallel and Distributed Systems. Actualmente. He participado en la organización de conferencias internacionales de reconocido prestigio en el ámbito de sistemas empotrado y de tiempo real y he sido miembro de comités de programa para numerosos congresos internacionales relacionados con dichas temáticas.

Hablo tres idiomas: Español, Inglés y Francés